# Lista de exercícios: ARM

* 1. Endereçamento com preindex com writebak atualiza o valor do registrador base (neste caso, r1) e carrega o valor que está na memória do valor atualizado:

r0=0x10101028, r1= 0x00000908

* 1. Endereçamento com preindex carrega o valor do endereço que está armazenado no registrador base adicionado pelo offset:

r0=0x20202010, r1= 0x00000904

* 1. Endereçamento com postindex carrega o valor do endereço que está armazenado no registrador base e atualiza seu valor:

r0=0x10101020, r1= 0x 0x0000090c

* 1. Nenhuma instrução modifica o valor do bit Z no CPSR, porém ele está setado como 0, logo a última instrução é executada. Portanto, r4=0.
  2. A segunda instrução modifica o valor do bit Z no CPSR para 1. Desta forma, a última instrução não executa, já que ela espera que tenha um valor 0 neste bit. Portanto, r4=2
  3. 0110100100100000
  4. 1110001101001001
  5. 0100100100100011
  6. 1010010010010001